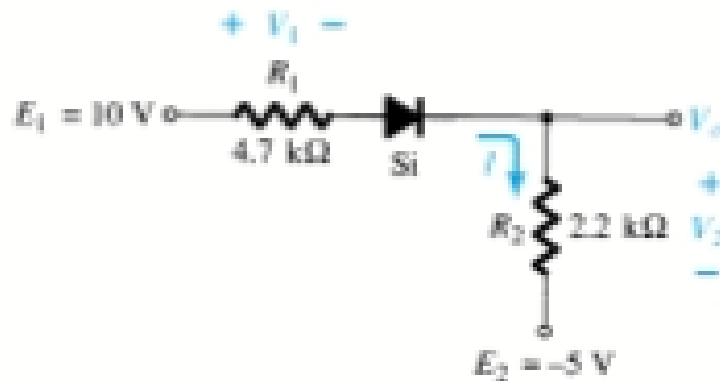
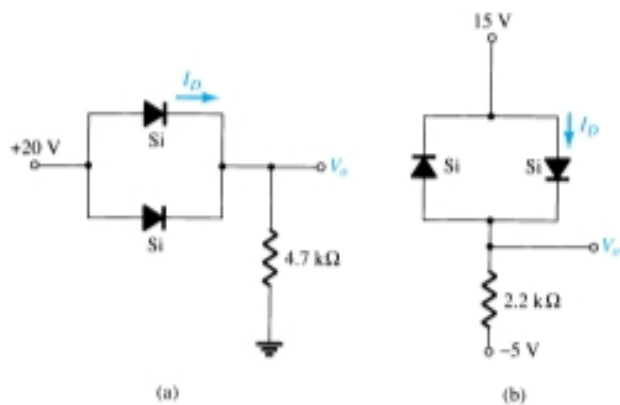

SOAL UJIAN AKHIR SEMESTER GASAL

Mata Kuliah/Kelas :	Lokasi Ujian/Ruang :
Jurusan/Prodi :	Hari, Tanggal Ujian :
Dosen/Penguji :	Waktu Ujian :

1. Determine I , V_1 , V_2 , and V_o for the series dc configuration

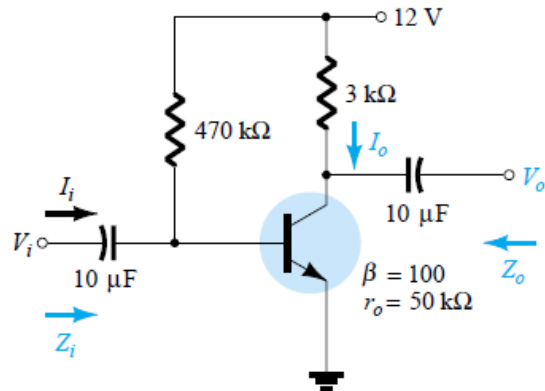


2. Determine I , V_1 , V_2 , and V_o for the series dc configuration

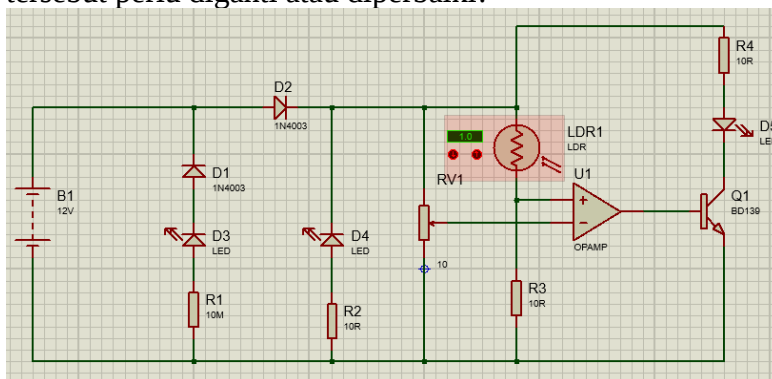


3. Dari rangkaian di bawah ini tentukan nilai:

- r_e
- Z_i ($r_o = \infty \Omega$)
- Z_o ($r_o = \infty \Omega$)
- A_v ($r_o = \infty \Omega$)
- A_i ($r_o = \infty \Omega$)



4. Analisa rangkaian di bawah ini, kemudian perbaiki rangkaian atau kompoenen yang menurut anda perlu diperbaiki dan tuliskan alasan kenapa rangkaian atau komponen tersebut perlu diganti atau diperbaiki!



Ket. : komponen opamp adalah komponen pembanding dua input.

5. Tentukan nilai I_D , V_{GS} , V_D , V_G , V_S dan V_{DS} dari rangkaian berikut!

